

概述:

DH4913是一款基于混合信号CMOS 技术的无极性霍尔开关, 这款IC 采用了先进的斩波稳定技术, 因而能够提供准确而稳定的磁开关点。



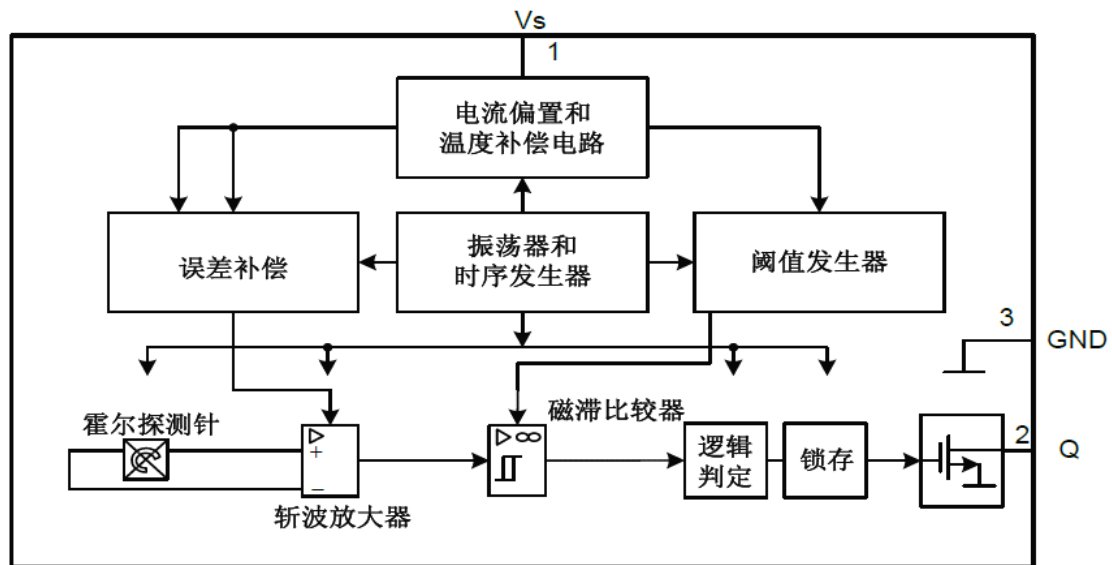
在电路设计上, DH4913提供了一个内嵌的受控时钟机制来为霍尔器件和模拟信号处理电路提供时钟源, 同时这个受控时钟机制可以发出控制信号使得消耗电流较大的电路周期性的进入“休眠”模式; 同样通过这个机制, 芯片被周期性的“唤醒”并且根据预定好的磁场强度阈值检测外界穿过霍尔器件磁场强度的大小。如果磁通密度高于“操作点”阈值或者低于“释放点”阈值, 则开漏输出晶体管被驱动并锁存成与之相对应的状态。而在“休眠”周期中, 输出晶体管被锁定在其先前的状态下。在电池供电应用中, 这种设计对于延长工作寿命提供了最好支持。

DH4913的输出晶体管在面向封装标示一面存在一定强南极或北极磁场时被锁定在开状态, 而在无磁场时锁定在关状态。

产品特点: 2.4V—6V 电池应用; 磁开关点的高灵敏度高稳定性; 抗机械应力强;
数字输出信号; 无极性的开关

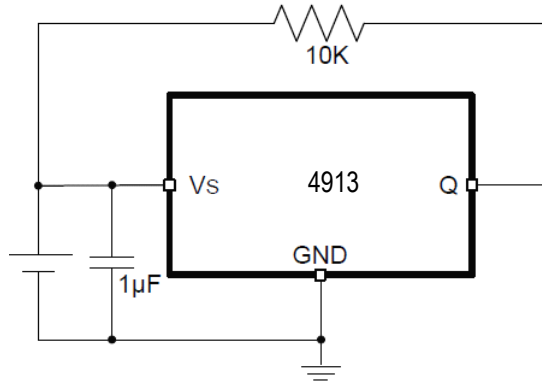
典型应用: 移动电话, 笔记本电脑, 便携电子设备等

功能方框图:

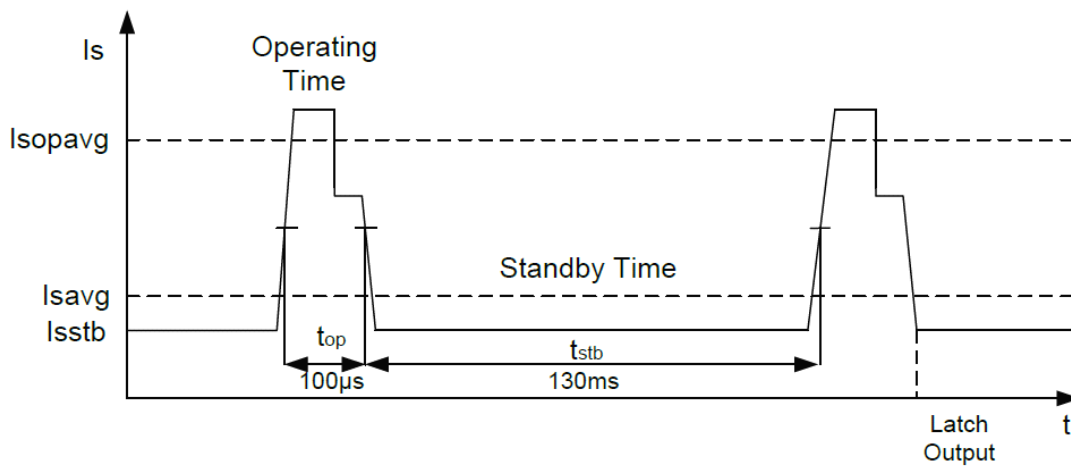
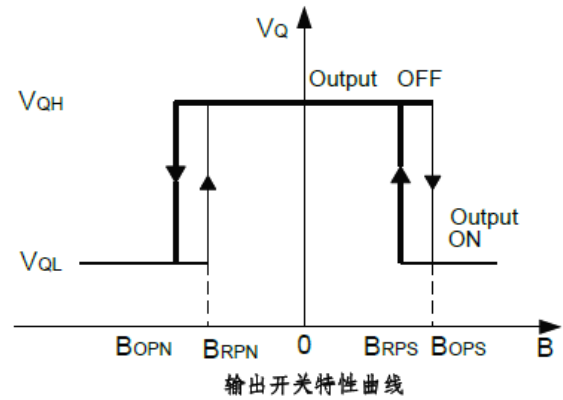




典型应用参考:



磁电转换特性图



输出电压 V_{cc}6V
输出电流 I_{out}2mA
储存温度 T_s-45°C to +150°C
结温.....150°C
ESD.....4000V

使用注意:

该产品为 CMOS 电路, 在使用过程中要做好防静电措施, 并且尽量减小施加到电路外壳或引线上的机械应力。

电参数 $V_{CC}=3V$, $T_A=25^{\circ}C$

参 数	符 号	测试条件	量值			单位
			最小	典型	最大	
电源电压	V_{CC}		2.4	-	6	V
电源电流	I_{AW}	唤醒状态	0.5	2	3.5	mA
	I_{SL}	睡眠状态	1	1.9	8	μA
	I_{AVG}	平均	1	3	10	μA
输出电流	I_{OUT}				1.0	mA
输出漏电流	I_{LEAK}	$B < BRP $	-	0.01	1.0	μA
输出低电平电压	V_{SAT}	$I_{OUT}=1.0mA$	-	0.13	0.4	V
睡眠时间	t_{AW}	工作状态	25	100	160	μs
唤醒时间	t_{SL}	工作状态	60	140	240	ms
占空比	$Top/Tstb$			0.071		%
芯片启动时间	T_{stu}			12	20	us

磁参数 $V_{CC}=3V$, $T_A=25^{\circ}C$, (1mT = 10 Gauss)

参 数	符 号	测试条件	量值			单 位
			最小	典型	最大	
工作点	B_{OPS}	S 极对着印章面 $B > B_{OPS}, V_{OUT}=low(output\ on)$	20	35	50	GS
	B_{OPN}	N 极对着印章面 $B > B_{OPN}, V_{OUT}=low(output\ on)$	-50	-35	-20	GS
释放点	B_{RPS}	S 极对着印章面 $B < B_{RPS}, V_{OUT}=high(output\ off)$	12	27	42	GS
	B_{RPN}	N 极对着印章面 $B < B_{RPN}, V_{OUT}=high(output\ off)$	-42	-26	-12	GS
回差	B_H	$ B_{OPX} - B_{RPX} $	2	8	16	GS

